APR 2 5 2000 25

PATENT Attorney Docket No. 04329.2222-00

Group Art Unit: 2812

Examiner: Unknown

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Ariota Pape 520

In re Application of:

Kouji MATSUO et al.

Serial No.: 09/492,780

Filed: January 28, 2000

For: SEMICONDUCTOR DEVICE AND

METHOD OF MANUFACTURING THE SAME

Assistant Commissioner for Patents Washington, D.C. 20231

RECEIVED

APR 2 7 2000

CLAIM FOR PRIORITY

TECHNOLOGY CENTER 2800

Sir:

Under the provisions of Section 119 of 35 U.S.C., Applicants hereby claim the benefit of the filing date of Japanese Patent Application Number 11-022688, filed January 29, 1999, Japanese Patent Application Number 11-041343, filed February 19, 1999, and Japanese Patent Application Number 11-267207, filed September 21, 1999, for the above identified United States Patent Application.

In support of Applicants claim for priority, a certified copy of the priority applications are filed herewith.

Respectfully submitted,

FINNEGAN, HENDERSON, FARABOW, GARRETT & DUNNER, L.L.P.

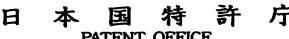
By:

Darren M. Jiron Reg. No. 45,777

FINNEGAN, HENDERSON, FARABOW, GARRETT, & DUNNER, L. L. P. 1300 I STREET, N. W. WASHINGTON, DC 20005 202-408-4000

LAW OFFICES

Dated: April 25, 2000



PATENT OFFICE JAPANESE GOVERNMENT

別紙添修必要類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

1999年 9月21日

出 願 番 号 Application Number:

平成11年特許願第267207号

出 額 人 Applicant (s):

株式会社東芝

RECEIVED

APR 2 7 2000

TECHNOLOGY CENTER 2800

2000年 1月28日

特許庁長官 Commissioner, Patent Office 丘藤隆度

特平11-267207

【書類名】

特許願

【整理番号】

A009904872

【提出日】

平成11年 9月21日

【あて先】

特許庁長官 殿

【国際特許分類】

H01L 27/00

【発明の名称】

半導体装置及びその製造方法

【請求項の数】

9

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝横

浜事業所内

【氏名】

須黒 恭一

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝横

浜事業所内

【氏名】

松尾 浩司

【発明者】

【住所又は居所】

神奈川県横浜市磯子区新杉田町8番地 株式会社東芝横

浜事業所内

【氏名】

中村 新一

【特許出願人】

【識別番号】

000003078

【氏名又は名称】

株式会社 東芝

【代理人】

【識別番号】

100058479

【弁理士】

【氏名又は名称】

鈴江 武彦

【電話番号】

03-3502-3181

【選任した代理人】

【識別番号】

100084618

【弁理士】

【氏名又は名称】 村松 貞男

【選任した代理人】

【識別番号】 100068814

【弁理士】

【氏名又は名称】 坪井 淳

【選任した代理人】

【識別番号】 100092196

【弁理士】

【氏名又は名称】 橋本 良郎

【選任した代理人】

【識別番号】 100091351

【弁理士】

【氏名又は名称】 河野 哲

【選任した代理人】

【識別番号】 100088683

【弁理士】

【氏名又は名称】 中村 誠

【選任した代理人】

【識別番号】 100070437

【弁理士】

【氏名又は名称】 河井 将次

【手数料の表示】

【予納台帳番号】 011567

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】 要

【書類名】

明細書

【発明の名称】

半導体装置及びその製造方法

【特許請求の範囲】

【請求項1】

半導体基板の主面側に形成された絶縁膜を有し、該絶縁膜が、金属酸化物からなる複数の粒状絶縁領域と、隣接する粒状絶縁領域間に形成された非晶質絶縁物からなる粒間絶縁領域と、から構成されていることを特徴とする半導体装置。

【請求項2】

前記粒状絶縁領域は、前記金属酸化物の結晶を少なくとも含んで構成され、前記粒間絶縁領域は、シリコン、酸素及び前記金属酸化物を構成する金属元素を少なくとも含んだ非晶質絶縁物で構成されていることを特徴とする請求項1に記載の半導体装置。

【請求項3】

前記粒状絶縁領域は、前記金属酸化物の結晶を少なくとも含んで構成され、前記粒間絶縁領域は、酸素及び前記金属酸化物を構成する第1の金属元素とは異なる第2の金属元素を少なくとも含んだ非晶質絶縁物で構成されていることを特徴とする請求項1に記載の半導体装置。

【請求項4】

前記粒状絶縁領域は、前記金属酸化物の結晶粒によって構成され、前記粒間絶 縁領域は、前記金属酸化物と同種の非晶質金属酸化物によって構成されているこ とを特徴とする請求項1に記載の半導体装置。

【請求項5】

前記絶縁膜は、前記粒状絶縁領域及び粒間絶縁領域から構成される主絶縁領域 の少なくとも一方の表面を覆い、前記粒間絶縁領域を構成する非晶質絶縁物と同 種の非晶質絶縁物からなる被覆絶縁領域を、さらに含んで構成されていることを 特徴とする請求項1に記載の半導体装置。

【請求項6】

半導体基板の主面側に金属化合物膜を形成する工程と、前記金属化合物膜を酸 化して、前記金属化合物膜を構成する金属元素の金属酸化物からなる粒状絶縁領 域と、隣接する粒状絶縁領域間に形成された非晶質絶縁物からなる粒間絶縁領域 と、から構成される絶縁膜を形成する工程と、を有することを特徴とする半導体 装置の製造方法。

【請求項7】

前記金属化合物膜は、前記金属酸化物を構成する金属元素及びシリコンを少なくとも含んで構成され、前記粒状絶縁領域は、前記金属酸化物の結晶を少なくとも含んで構成され、前記粒間絶縁領域は、シリコン、酸素及び前記金属酸化物を構成する金属元素を少なくとも含んだ非晶質絶縁物で構成されている、ことを特徴とする請求項6に記載の半導体装置の製造方法。

【請求項8】

前記金属化合物膜は、前記金属酸化物を構成する第1の金属元素及び第1の金属元素とは異なる第2の金属元素を少なくとも含んで構成され、前記粒状絶縁領域は、前記金属酸化物の結晶を少なくとも含んで構成され、前記粒間絶縁領域は、酸素及び第2の金属元素を少なくとも含んだ非晶質絶縁物で構成されている、ことを特徴とする請求項6に記載の半導体装置の製造方法。

【請求項9】

前記金属化合物膜は、前記金属酸化物を構成する金属元素を少なくとも含んで構成され、前記粒状絶縁領域は、前記金属酸化物の結晶粒によって構成され、前記粒間絶縁領域は、前記金属酸化物と同種の非晶質金属酸化物によって構成されている、ことを特徴とする請求項6に記載の半導体装置の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、半導体装置及びその製造方法、特にゲート絶縁膜等の絶縁膜の性能向上に関するものである。

[0002]

【従来の技術】

MISFETの微細化に伴い、ゲート電極のより一層の低抵抗化が要求されてきている。また、ポリシリコンによるゲート電極では、空乏化の問題が無視でき

なくなってきている。そのため、メタル単層のゲート電極構造が望まれている。また、ゲート絶縁膜については、より一層の薄膜化の要求から、 SiO_2 の代わりに金属酸化膜系の高誘電体膜(例えば TiO_2 膜)を用いることが提案されている。しかしながら、 TiO_2 膜を通常のCVD等で成膜した場合、以下ような問題が生じる。

[0003]

図9は、従来技術を説明するための工程断面図である。

[0004]

まず、図 9 (a)に示すように、シリコン基板 1 0 0 上に、ゲート絶縁膜となる 1 0 n m程度の T i O_2 膜 1 0 1 を、L P - C V D 法により成膜する。 C V D ガスとしては、例えば T i (C_{11} H_{19} O_2) $_2$ C 1_2 を用いればよい。

[0005]

次に、図9 (b) に示すように、メタル電極材料のゲート絶縁膜への拡散を防ぐため、或いは仕事関数を制御するために、バリアメタルとして、例えば $10\sim 20\,\mathrm{nm}$ の膜厚の $\mathrm{Ti}\,\mathrm{Ni}$ $\mathrm{E}\,\mathrm{I}\,\mathrm{O}\,\mathrm{2}\,\mathrm{e}$ 、 $\mathrm{Ti}\,\mathrm{C}\,\mathrm{I}_4$ $\mathrm{E}\,\mathrm{NH}_3$ の混合ガス雰囲気にて $\mathrm{C}\,\mathrm{V}\,\mathrm{D}$ 法により成膜する。

[0006]

次に、図9(c)に示すように、ゲート電極となるW、A1、Cu等のメタル電極膜103をCVD法等で成膜する。バリアメタル膜102及びメタル電極膜103を成膜した後、反応性イオンエッチング等により、ゲート電極パターンを形成する。

[0007]

しかしながら、従来は、ゲート絶縁膜となる TiO_2 膜 101 の膜構造に関して、以下のような問題があった。図10は、 TiO_2 膜 101 の膜構造を模式的に示したものであり、図10 (a) は TiO_2 膜 101 の断面図、図10 (b) は TiO_2 膜 101 の上面図である。

[0008]

図9 (a) の工程において TiO_2 膜101を成膜するときに、図10 (a) 及び (b) に示すように、 TiO_2 の結晶粒111間に明確な結晶粒界112が

形成される。そのため、結晶粒界112において絶縁性が劣化し、ゲート絶縁膜であるTiO₂ 膜101の電気的絶縁性が極端に劣化してしまう。したがって、特性や信頼性に優れたMISトランジスタを作製することが著しく困難になってしまう。

[0009]

【発明が解決しようとする課題】

このように、ゲート絶縁膜として TiO_2 等の金属酸化物を用いる場合、従来は、 TiO_2 等の結晶粒間に明確な結晶粒界が形成されるため、ゲート絶縁膜の電気的絶縁性が著しく劣化するという問題があった。

[0010]

本発明は上記従来の課題に対してなされたものであり、ゲート絶縁膜等の絶縁 膜の絶縁性を向上させることができ、特性及び信頼性の向上をはかることが可能 な半導体装置及びその製造方法を提供することを目的としている。

[0011]

【課題を解決するための手段】

本発明に係る半導体装置は、半導体基板の主面側に形成された絶縁膜を有し、 該絶縁膜が、金属酸化物からなる複数の粒状絶縁領域と、隣接する粒状絶縁領域 間に形成された非晶質絶縁物からなる粒間絶縁領域と、から構成されていること を特徴とする。

[0012]

本発明に係る半導体装置の製造方法は、半導体基板の主面側に金属化合物膜を 形成する工程と、前記金属化合物膜を酸化して、前記金属化合物膜を構成する金 属元素の金属酸化物からなる粒状絶縁領域と、隣接する粒状絶縁領域間に形成さ れた非晶質絶縁物からなる粒間絶縁領域と、から構成される絶縁膜を形成する工 程と、を有することを特徴とする。

[0013]

【発明の実施の形態】

以下、本発明の実施形態を図面を参照して説明する。

[0014]

(実施形態1)

図1は、本発明の第1の実施形態に係る図であり、MISトランジスタのゲー ト絶縁膜等、電気的絶縁を行うための絶縁膜の構造を示した図である。図1 (a) はその断面図、図1 (b) はその上面図である。

[0015]

絶縁膜10の基本的な構造は、以下の通りである。絶縁膜10は、複数の粒状 絶縁領域11と、隣接する粒状絶縁領域11間に形成された粒間絶縁領域12と から構成されている。粒状絶縁領域11は、金属酸化物からなる粒によって構成 され、各粒状絶縁領域11は互いに離間している。粒間絶縁領域12は、非晶質 絶縁物によって構成されている(構造Aとする)。

[0016]

上記構造Aに対応する製造方法は、以下の通りである。まず、半導体基板の主 面側に所定の金属化合物膜を形成する。続いて、この金属化合物膜を酸化して、 金属酸化物(金属化合物膜を構成する金属元素の金属酸化物)からなる粒状絶縁 領域11を形成するとともに、非晶質絶縁物からなる粒間絶縁領域12を形成す る(製造方法Aとする)。

[0017]

このように、絶縁膜10を粒状絶縁領域11と粒間絶縁領域12とで構成する ことにより、粒状絶縁領域11に含まれる結晶粒どおしが直接接触することがな いため、結晶粒間の明確な結晶粒界がなくなる。そのため、絶縁膜のリーク電流 を低減することができ、絶縁性の劣化を抑制することが可能となる。したがって 、絶縁膜10をMISトランジスタのゲート絶縁膜等に用いることにより、特性 及び信頼性の向上をはかることができる。

[0018]

上記構造A及び製造方法Aの好ましい態様としては、以下の3態様があげられ る。

[0019]

金属化合物膜は、粒状絶縁領域11の金属酸化物を構成する金属元素及びシリ コンを少なくとも含んで構成されている。粒状絶縁領域11は、金属酸化物の結 晶を少なくとも含んで構成されている。粒間絶縁領域12は、シリコン、酸素及び粒状絶縁領域11の金属酸化物を構成する金属元素を少なくとも含んだ非晶質 絶縁物で構成されている(構造B、製造方法Bとする)。

[0020]

金属化合物膜は、粒状絶縁領域11の金属酸化物を構成する第1の金属元素及び第1の金属元素とは異なる第2の金属元素を少なくとも含んで構成されている。粒状絶縁領域11は、金属酸化物の結晶を少なくとも含んで構成されている。粒間絶縁領域12は、酸素及び第2の金属元素を少なくとも含んだ非晶質絶縁物で構成されている(構造C、製造方法Cとする)。

[0021]

金属化合物膜は、粒状絶縁領域11の金属酸化物を構成する金属元素を少なくとも含んで構成されている。粒状絶縁領域11は、金属酸化物の結晶粒によって構成されている。粒間絶縁領域12は、粒状絶縁領域11の金属酸化物と同種の非晶質金属酸化物によって構成されている(構造D、製造方法Dとする)。

[0022]

上記構造A~D及び製造方法A~Dのさらに好ましい態様としては、以下の態様があげられる。

[0023]

(1) 構造及び製造方法Bにおいて、粒状絶縁領域11は、金属酸化物の結晶 粒のみで構成されている、或いは金属酸化物の結晶粒及び該金属酸化物の非晶質 を含んで構成されている。

[0024]

(2) 構造及び製造方法Dにおいて、粒状絶縁領域11は、金属酸化物の単結晶粒のみで構成されている。

[0025]

(3)構造及び製造方法Aにおいて、粒状絶縁領域11を構成する結晶粒は、同一結晶面方位のなす角度が10度以下、望ましくは5度以下である複数の単結晶(金属酸化物の単結晶)の集合により構成されている。単結晶どおしのなす角度が10度以内であれば、仮に単結晶どおしが接触して結晶粒界が形成されたと

してしても、結晶粒界エネルギーは小さく、電気的絶縁性をほとんど劣化させな いためである。

[0026]

(4)構造及び製造方法Bにおいて、粒間絶縁領域12を構成する非晶質絶縁物は、粒状絶縁領域11を構成する金属酸化物と同種の金属酸化物及びシリコン酸化物を少なくとも含み、場合によってはシリコン窒化酸化物或いはシリコン窒化物の少なくとも一つを含む。シリコン酸化物、シリコン窒化酸化物及びシリコン窒化物は、容易に非晶質となるため、粒間絶縁領域12の構成材料として適しているといえる。

[0027]

(5)構造及び製造方法Cにおいて、粒間絶縁領域12を構成する第2の金属元素を含む第2の金属酸化物の結晶化温度は、粒状絶縁領域11を構成する第1の金属酸化物を含む第2の金属酸化物の結晶化温度より高い。第2の金属酸化物の結晶化温度が第1の金属酸化物の結晶化温度より高いため、第2の金属酸化物の非晶質が形成されやすくなる。

[0028]

(6) 構造及び製造方法Aにおいて、金属酸化物としては、チタン酸化物、ジルコニウム酸化物、ハフニウム酸化物、タンタル酸化物、ニオブ酸化物、又はアルミニウム酸化物等、シリコン酸化物よりも誘電率が高い金属酸化物の少なくとも一つがあげられる。

[0029]

(7) 構造及び製造方法Aにおいて、金属酸化物及び金属化合物膜に含まれる 金属元素としては、チタン、ジルコニウム、ハフニウム、タンタル、ニオブ、又 はアルミニウムの少なくとも一つがあげられる。

[0030]

(8) 構造及び製造方法Bにおいて、金属化合物膜としては、シリコンを含む金属窒化膜、シリコンを含む金属窒化酸化膜、シリコンを含む金属窒化炭化膜、シリコンを含む金属炭化膜、シリコンを含む金属酸化膜、シリコンを含む金属炭化酸化膜の少なくとも一つがあげられる。

[0031]

(9)構造及び製造方法Dにおいて、金属化合物膜としては、金属窒化膜、金属窒化酸化膜、金属窒化炭化膜、金属炭化膜、金属酸化膜、金属炭化酸化膜の少なくとも一つがあげられる。

[0032]

(10)構造及び製造方法Dにおいて、絶縁膜10の厚さは、10nm程度以下、望ましくは5nm程度以下にする。このように絶縁膜10の厚さを薄くすると、非晶質金属酸化物からなる粒間絶縁領域12を形成しやすくなる。

[0033]

(11)構造及び製造方法Aにおいて、絶縁膜10をMISトランジスタのゲート絶縁膜として用いる場合、絶縁膜10の下地としては、シリコン基板、シリコン酸化膜、シリコン窒化膜或いはシリコン窒化酸化膜があげられる。特に、シリコン基板と絶縁膜10との間に数原子層程度のシリコン酸化膜、シリコン窒化膜或いはシリコン窒化酸化膜が形成されていると、界面準位の制御が容易になるため、電子やホールの移動度を高めることが可能となる。

[0034]

(実施形態2)

図1は、本発明の第2の実施形態に係る図であり、MISトランジスタのゲート絶縁膜等、電気的絶縁を行うための絶縁膜の構造を示した図である。図2(a)はその断面図、図2(b)はその上面図である。

[0035]

本実施形態では、粒状絶縁領域11及び粒間絶縁領域12から構成される主絶縁領域10a(図1に示した絶縁膜10の領域に対応)の少なくとも一方の表面上に、該一方の表面を覆うように被覆絶縁領域13が形成されており、粒状絶縁領域11、粒間絶縁領域12及び被覆絶縁領域13によって絶縁膜10を構成している。被覆絶縁領域13は、粒間絶縁領域12を構成する非晶質絶縁物と同種の非晶質絶縁物によって構成されている。粒状絶縁領域11及び粒間絶縁領域12については、第1の実施形態と同様である。

[0036]

粒状絶縁領域11及び粒間絶縁領域12から構成される主絶縁領域10aの表 面は、粒状絶縁領域11に含まれる結晶粒によって凹凸が形成されている場合が あり、モフォロジーの劣化を招く場合がある。本実施形態では、被覆絶縁領域 1 3を形成することにより、このようなモフォロジーの劣化を抑制することが可能 になる。

[0037]

(実施形態3)

図3は、本発明の第3の実施形態に係る半導体装置の製造方法を示した工程断 面図である。

[0038]

まず、図3 (a) に示すように、シリコン基板30上に、金属化合物膜31と して、厚さ2nm程度のシリコンを含むTiN膜を成膜する。このシリコンを含 むTiN膜31の成膜法としては、TiC1 $_4$ 、NH $_3$ 及びSiH $_4$ の混合ガス 雰囲気でのCVD法があげられる。

[0039]

また、シリコンを含むTiN膜31を成膜する場合、混合ガスとしては、上述 した ${
m TiCl_4}/{
m NH_3}/{
m SiH_4}$ 以外にも、以下の混合ガスを用いることがで きる。

[0040]

 $(C_5 H_5)$ $(C_8 H_8)$ Ti/NH $_3$ /SiH $_4$ 系、

 $(C_5 H_5)_2 Ti[N(CH_3)_2]_2/NH_3/SiH_4 系、$

 $(C_5 H_5)_2 TiCl_2/NH_3/SiH_4$ 系、

[(CH_3) $_3$ Si CH_2] $_4$ Ti/ NH_3 系、

Ti[N(CH3)2]4/SiH4系、

Ti[N(C2H5)2]4/SiH4系、

 $(C_5 H_5)_2$ Ti $(N_3)_2$ / Si H_4 条。

[0041]

後者の3種類の混合ガスは、 NH_3 やNラジカルのような窒化剤がなくてもTiNを成膜できるが、窒化剤を添加して成膜してもよい。

[0042]

また、Siを含むTiターゲット或いはN及びSiを含むTiターゲットをターゲットとして用いるとともに、Ar (Kr又はXeでもよい)とN (N2 など)を含む混合ガスのプラズマを用いたスパッタ法(真空蒸着法でもよい)によって、シリコンを含むTiN膜を成膜することも可能である。スパッタ法を用いる場合、ArやXeなどのターゲットをスパッタするイオン、及びターゲットから離脱した粒子のエネルギーを、最大で100eV以下、望ましくは50eV以下、より望ましくは20eV以下程度にする。このようにすると、膜表面へのダメージを少なくできるため、より信頼性の高いゲート絶縁膜を形成することが可能である。

[0043]

次に、図3(b)に示すように、O2 雰囲気、O3 雰囲気、酸素ラジカル雰囲気或いは水蒸気雰囲気中において、熱処理によりシリコンを含むTiN膜31の酸化を行う。この酸化処理により、第1の実施形態の構造Bに対応した絶縁膜32(ゲート絶縁膜)が形成される。すなわち、TiO2 結晶粒からなる粒状絶縁領域33が形成されるとともに、隣接する粒状絶縁領域33間には非晶質絶縁物からなる粒間絶縁領域34が形成される。粒間絶縁領域34には、Ti酸化物及びシリコン酸化物が少なくとも含まれ、場合によってはシリコン窒化物或いはシリコン窒化酸化物等も含まれる。

[0044]

なお、上記酸化処理を過剰に行うことにより、シリコン基板30と絶縁膜32 の界面にシリコン酸化膜を形成してもよい。

[0045]

また、シリコンを含むTiN膜31が薄くなるほど、酸化処理中に発生する窒素或いはシリコンを含むTiN膜31の成膜中に混入した塩素や炭素等の不純物が、酸化処理中に外方に拡散しやすくなるため、不純物の少ない良質な絶縁膜が得られやすい。従って、シリコンを含むTiN膜31の膜厚は、5nm以下、望ましくは2nm程度にすることが望ましい。膜厚の厚い絶縁膜32を形成する場合には、上記膜厚を有する膜厚の薄いシリコンを含むTiN膜31の成膜工程と

酸化工程とを繰り返し行う。これにより、膜厚の厚い絶縁膜32を形成すること も可能である。

[0046]

次に、図3 (c) に示すように、バリアメタル35として例えばTiN膜をC VD法により成膜し、さらにバリアメタル35上にゲート電極膜36として所望 の金属膜を成膜する。

[0047]

以上の工程により、第1の実施形態の構造Bに対応した絶縁膜32をゲート絶 縁膜に適用した構造が形成される。

[0048]

なお、Ti〇2 結晶粒33は、単一の単結晶粒であってもよく、同一結晶面方 位のなす角度が10度以下、望ましくは5度以下の複数の単結晶粒の集合であっ てもよい。単結晶粒どおしのなす角度が10度以下では、それらの結晶粒界エネ ルギーが小さいため、絶縁性の劣化がほとんどないためである。

[0049]

また、シリコンを含むTiN膜31の酸化を行う時に、過剰な酸化によりシリ コン基板30と絶縁膜32の界面にシリコン酸化膜が形成され、その膜厚が厚す ぎる場合がある。このような場合は、シリコンを含むTiN膜31の成膜前に、 あらかじめシリコン基板30上に1nm程度の極薄いシリコン窒化酸化膜を、N O或いは N_2 O等のガスを含む雰囲気で形成しておき、このシリコン窒化酸化膜 によってシリコン基板30が酸化されるのを防げばよい。また、あらかじめシリ コン窒化酸化膜の代わりにシリコン酸化膜を形成しておいてもよい。

[0050]

また、本実施形態ではシリコンを含むTiN膜31を酸化して絶縁膜32を形 成するようにしたが、種々の変形が可能である。

[0051]

絶縁膜32に含まれる金属酸化物を構成する金属元素としては、上記Tiの他 に、Zr、Hf、Ta、Nb、A1を用いることも可能である。以下、これらの 金属元素を用いた例を列挙する。

[0052]

 $TaCl_5/NH_3/SiH_4$ 系の混合ガス、 $TaBr_5/NH_3/SiH_4$ 系の混合ガス、或いは $TaI_5/NH_3/SiH_4$ 系の混合ガスを用いたCVD 法によってSiを含むTaN膜を形成し、このTaN膜を酸化する。これにより、 Ta_2O_5 の結晶粒を少なくとも含む粒状絶縁領域 33 が形成されるとともに、Ta 酸化物及びシリコン酸化物等を含む粒間絶縁領域 34 が形成される。

[0053]

 $Ta(OC_2H_5)/SiH_4$ 系の混合ガスを用いたCVD法によって、Cを 1%以上含有するSiを含む Ta_2O_5 膜を形成し、この Ta_2O_5 膜をオゾン を用いて酸化することにより、CをOに置換する。これにより、 Ta_2O_5 の結 晶粒を少なくとも含む粒状絶縁領域 33 が形成されるとともに、Ta 酸化物及び シリコン酸化物等を含む粒間絶縁領域 34 が形成される。

[0054]

N b C 1_5 / N H_3 / S i H_4 系の混合ガス、N b B r_5 / N H_3 / S i H_4 系の混合ガス、或いはN b I_5 / N H_3 / S i H_4 系の混合ガスを用いたC V D 法によってS i を含むN b N 膜を形成し、このN b N 膜を酸化する。これにより、N b $_2$ O $_5$ の結晶粒を少なくとも含む粒状絶縁領域 3 3 が形成されるとともに、N b 酸化物及びシリコン酸化物等を含む粒間絶縁領域 3 4 が形成される。

[0055]

 $TiBr_4/NH_3/SiH_4$ 系の混合ガス、或いは $TiI_4/NH_3/SiH_4$ 系の混合ガスを用いたCVD法によってSiを含むTiN膜を形成し、このTiN膜を酸化する。これにより、 TiO_2 の結晶粒を少なくとも含む粒状絶縁領域 33 が形成されるとともに、Ti 酸化物及びシリコン酸化物等を含む粒間絶縁領域 34 が形成される。

[0056]

 $ZrCl_4/NH_3/SiH_4$ 系の混合ガス、 $ZrBr_4/NH_3/SiH_4$ 系の混合ガス、 $ZrI_4/NH_3/SiH_4$ 系の混合ガス、 $Zr[N(C_2H_5)_2]_4/NH_3/SiH_4$ 系の混合ガス、或いは $Zr[N(CH_3)_2]_4/NH_3/SiH_4$ 系の混合ガスを用いたCVD法によってSiE含むZrN膜を

形成し、 $Z r O_2$ の結晶粒を少なくとも含む粒状絶縁領域 3 3 が形成されるとともに、Z r 酸化物及びシリコン酸化物等を含む粒間絶縁領域 3 4 が形成される。

[0057]

 $HfC1_4/NH_3/SiH_4$ 系の混合ガス、 $HfBr_4/NH_3/SiH_4$ 系の混合ガス、或いは $HfI_4/NH_3/SiH_4$ 系の混合ガスを用いたCVD法によってSiを含むHfN膜を形成し、このHfN膜を酸化する。これにより、 HfO_2 の結晶粒を少なくとも含む粒状絶縁領域 3 3 が形成されるとともに、Hf 酸化物及びシリコン酸化物等を含む粒間絶縁領域 3 4 が形成される。

[0058]

このように、Si及び金属元素を含む金属化合物膜を酸化することにより、金属酸化物及びシリコン酸化物等を含む非晶質の粒間絶縁領域34が容易に形成される。

[0059]

また、上述した例では、Si及び金属元素を含む金属化合物膜を酸化することにより、金属酸化物の結晶を含む粒状絶縁領域33と、金属酸化物及びシリコン酸化物等を含む非晶質の粒間絶縁領域34を形成するようにしたが、以下に示すような例も考えられる。

[0060]

まず、第1の金属元素及び第1の金属元素とは異なる第2の金属元素を少なくとも含む金属化合物膜をシリコン基板30上に形成する。この金属化合物膜を酸化することにより、第1の金属元素の金属酸化物(第1の金属酸化物)で構成される粒状絶縁領域33と、第2の金属元素の金属酸化物で構成される粒間絶縁領域34とからなる絶縁膜32を形成する(第2の金属酸化物)。

[0061]

このとき、第2の金属酸化物の結晶化温度が第1の金属酸化物の結晶化温度よりも高くなるように、第1の金属元素及び第2の金属元素を選択しておく。酸化温度を、第1の金属酸化物の結晶化温度よりも高く、第2の金属酸化物の結晶化温度よりも低くすることで、結晶粒状態の第1の金属酸化物と非晶質状態の第2

の金属酸化物を形成することが可能となり、図3に示した構造と同様の構造を得ることができる。

[0062]

(実施形態4)

図4は、本発明の第4の実施形態に係る半導体装置の製造方法を示した工程断 面図である。

[0063]

まず、図4 (a) に示すように、シリコン基板 4 0上に、金属化合物膜 4 1 として、厚さ 5 n m以下、望ましくは 2 n m程度のT i N膜 4 1 の成膜法としては、T i C 1 4 及び N H 3 の混合ガス雰囲気でのC V D 法があげられる。

[0064]

また、TiN膜41を成膜する場合、混合ガスとしては、上述した $TiC1_4$ $/NH_3$ 以外にも、以下の混合ガスを用いることができる。

[0065]

 $(C_5 H_5) (C_8 H_8) Ti/NH_3 系、$

 $(C_5 H_5)_2$ Ti [N (CH $_3$) $_2$] $_2$ /NH $_3$ 条、

 $(C_5 H_5)_2$ TiCl $_2$ /NH $_3$ 系、

[(CH_3) $_3$ Si CH_2] $_4$ Ti/ NH_3 系、

Ti[N(CH₃)₂]₄系、

Ti[N(C2H5)2]4系、

 $(C_5 H_5)_2$ Ti $(N_3)_2$ 系。

[0066]

後者の3種類の混合ガスは、 NH_3 やNラジカルのような窒化剤がなくてもTi Nを成膜できるが、窒化剤を添加して成膜してもよい。

[0067]

また、Tiターゲット或いはNを含むTiターゲットをターゲットとして用いるとともに、Ar (Kr又はXeでもよい)とN (N₂ など)を含む混合ガスのプラズマを用いたスパッタ法(真空蒸着法でもよい)によって、TiN膜を成膜

することも可能である。スパッタ法を用いる場合、ArやXeなどのターゲットをスパッタするイオン、及びターゲットから離脱した粒子のエネルギーを、最大で100eV以下、望ましくは50eV以下、より望ましくは20eV以下程度にする。このようにすると、成膜表面へのダメージを少なくできるため、より信頼性の高いゲート絶縁膜を形成することが可能である。

[0068]

次に、図4(b)に示すように、 O_2 雰囲気、 O_3 雰囲気、酸素ラジカル雰囲気或いは水蒸気雰囲気中において、熱処理(500 $^{\circ}$ 以下が望ましい)により $^{\circ}$ i N膜 4 1 の酸化を行う。この酸化処理により、第 1 の実施形態の構造 $^{\circ}$ した絶縁膜 4 2(ゲート絶縁膜)が形成される。すなわち、 $^{\circ}$ Ti $^{\circ}$ 2 結晶粒からなる粒状絶縁領域 4 3 が形成されるとともに、隣接する粒状絶縁領域 4 3 間には $^{\circ}$ Ti $^{\circ}$ の非晶質絶縁物からなる粒間絶縁領域 4 4 が形成される。

[0069]

TiN膜41の膜厚が2nmと薄いため、膜厚が厚い場合に比べて結晶化エネルギーが非常に高くなる。そのため、10nm以上の膜厚の厚いTiNを酸化した時のように、結晶粒が大きく成長して結晶粒どおしがぶつかり合うことがない。したがって、明確な結晶粒界を形成することはなく、隣接する TiO_2 結晶粒(粒状絶縁領域43)間には非晶質 TiO_2 からなる粒間絶縁領域44が形成される。

[0070]

図 5 は、 TiO_2 膜厚を変化させたときの、TiN膜の酸化温度に対する TiO_2 結晶粒径を示したものである。また、図 6 は、図 5 の A、B 及び C 点における TiO_2 膜の膜構造を示したものである。

[0071]

酸化温度が低い場合には、 TiO_2 膜厚が厚くても結晶粒径の大きな TiO_2 が成長し難い(例えば、図5のA点に対応)。したがって、 TiO_2 膜は図6(a)に示すような構造となる。 TiO_2 膜厚が薄い場合には、酸化温度が高くても結晶粒径の大きな TiO_2 は成長しない(例えば、図5のB点に対応)。したがって、 TiO_2 膜は図6(b)に示すような構造となる。酸化温度が高く、か

つ TiO_2 膜厚が厚い場合には、結晶粒の大きな TiO_2 が成長し(例えば、図5のC点に対応)、隣接する TiO_2 結晶粒間に明確な明確な結晶粒界が形成され、 TiO_2 膜は図6 (c) に示すような構造となる。したがって、 TiO_2 膜厚及び酸化温度を適当に選定することにより、結晶粒間に非晶質領域が形成されたリーク電流の少ない TiO_2 膜を得ることが可能となる。

[0072]

次に、図4 (c) に示すように、バリアメタル45として例えばTiN膜をCVD法により成膜し、さらにバリアメタル45上にゲート電極膜46として所望の金属膜を成膜する。

[0073]

以上の工程により、第1の実施形態の構造Dに対応した絶縁膜42をゲート絶縁膜に適用した構造が形成される。

[0074]

なお、TiO₂結晶粒43は、単一の単結晶粒であってもよく、同一結晶面方位のなす角度が10度以下、望ましくは5度以下の複数の単結晶粒の集合であってもよい。単結晶粒同士のなす角度が10度以下では、それらの結晶粒界エネルギーが小さいため、絶縁性の劣化がほとんどないためである。

[0075]

また、本実施形態ではTiN膜41を酸化して絶縁膜42を形成するようにしたが、種々の変形が可能である。

[0076]

絶縁膜42に含まれる金属酸化物を構成する金属元素としては、上記Tiの他に、Zr、Hf、Ta、Nb、Alを用いることも可能である。以下、これらの金属元素を用いた例を列挙する。

[0077]

 $TaCl_5$ $/NH_3$ 系の混合ガス、 $TaBr_5$ $/NH_3$ 系の混合ガス、 TaI_5 $/NH_3$ 系の混合ガス、或いは $[(CH_3)_2N]_5$ Taガスを用いたCVD 法によって $TaN膜を形成し、この<math>TaN膜を酸化する。これにより、<math>Ta_2O_5$ の結晶粒からなる粒状絶縁領域 43 が形成されるとともに、非晶質の Ta_2O_5

5 からなる粒間絶縁領域44が形成される。

[0078]

 $Ta(OC_2H_5)/SiH_4$ 系の混合ガスを用いたCVD法によって、タンタル窒化酸化膜を形成し、この膜を酸化することによりNをOに置換する。または、この混合ガス系においてCを1%以上含有するタンタル窒化酸化膜を形成するか、或いは $Ta(OC_2H_5)$ のみを用いてCを1%以上含有する Ta_2O_5 膜を形成し、これらの膜をオゾンを用いて酸化することにより、CやNをOに置換する。これらの方法により、 Ta_2O_5 の結晶粒からなる粒状絶縁領域43が形成されるとともに、非晶質の Ta_2O_5 からなる粒間絶縁領域44が形成される。

[0079]

N b C 1_5 / N H_3 系の混合ガス、N b B r_5 / N H_3 系の混合ガス、或いは N b I_5 / N H_3 系の混合ガスを用いたC V D 法によってN b N 膜を形成し、このN b N 膜を酸化する。これにより、N b $_2$ O $_5$ の結晶粒からなる粒状絶縁領域 4 $_3$ が形成されるとともに、非晶質のN b $_2$ O $_5$ からなる粒間絶縁領域 4 $_4$ が形成される。

[0080]

 $TiBr_4$ $/NH_3$ 系の混合ガス、或いは TiI_4 $/NH_3$ 系の混合ガスを用いたCVD法によってTiN膜を形成し、このTiN膜を酸化する。これにより、 TiO_2 の結晶粒からなる粒状絶縁領域 43 が形成されるとともに、非晶質の TiO_2 からなる粒間絶縁領域 44 が形成される。

[0081]

 $ZrC1_4$ / NH_3 系の混合ガス、 $ZrBr_4$ / NH_3 系の混合ガス、 ZrI_4 / NH_3 系の混合ガス、 $Zr[N(C_2H_5)_2]_4$ / NH_3 系の混合ガス、或いは $Zr[N(CH_3)_2]_4$ / NH_3 系の混合ガスを用いたCVD法によってZrN膜を形成し、 ZrO_2 の結晶粒からなる粒状絶縁領域 4 3 が形成されるとともに、非晶質の ZrO_2 からなる粒間絶縁領域 4 4 が形成される。

[0082]

 $HfC1_4$ $/NH_3$ 系の混合ガス、 $HfBr_4$ $/NH_3$ 系の混合ガス、或いは HfI_4 $/NH_3$ 系の混合ガスを用いたCVD法によってHfN膜を形成し、このHfN膜を酸化する。これにより、 HfO_2 の結晶粒からなる粒状絶縁領域 4 3 が形成されるとともに、非晶質の HfO_2 からなる粒間絶縁領域 4 4 が形成される。

[0083]

このように、金属元素を含む膜厚の薄い金属化合物膜を酸化することにより、 金属酸化物の結晶粒からなる粒状絶縁領域43が形成されるとともに、該金属酸 化物の非晶質領域からなる粒間絶縁領域44が容易に形成される。

[0084]

(実施形態5)

図7 (a) ~図8 (f) は、本発明の第5の実施形態に係る半導体装置の製造方法を示した工程断面図である。

[0085]

上述した第1〜第4の実施形態では、MISトランジスタのゲート絶縁膜等に 用いる絶縁膜の構造及び成膜方法について説明したが、本実施形態は、このよう な構造及び成膜法をダマシンゲート構造を有するMISトランジスタに適用した 例である。

[0086]

まず、図7(a)に示すように、シリコン基板50にSTI技術等を用いて素子分離領域51を形成する。続いて、例えば厚さ6nm程度のダミーゲート酸化膜52、300nm程度のダミーポリシリコン膜53及び50nm程度のシリコン窒化膜54の積層構造からなるダミーゲート構造を、酸化技術、CVD技術、リソグラフィー技術及びRIE技術等を用いて形成する。その後、イオン注入技術を用いてソース・ドレイン拡散層のエクステンション領域55を形成する。さらに、シリコン窒化膜56からなる幅が40nm程度のゲート側壁膜を、CVD技術とRIE技術を用いて形成する。

[0087]

次に、図7(b)に示すように、イオン注入技術により高濃度のソース・ドレ

イン拡散層 5 7 を形成する。続いて、サリサイドプロセス技術を用いて、ダミーゲートをマスクとして、ソース・ドレイン領域のみに40 n m程度のCoSi₂ 又はTiSi₂等の金属シリサイド膜 5 8 を形成する。

[0088]

次に、図7(c)に示すように、層間絶縁膜59として、例えば SiO_2 膜を CVD法により全面に堆積する。その後、CMP技術によって平坦化処理を行う ことにより、シリコン窒化膜54及び56の表面を露出させる。

[0089]

次に、図8(d)に示すように、例えば燐酸を用いて、ダミーゲート上部のシリコン窒化膜54を層間絶縁膜59に対して選択的に除去する。このとき、ゲート側壁のシリコン窒化膜56もポリシリコン膜53の高さ程度までエッチングされる。続いて、例えばラジカル原子エッチング技術を用いて、ポリシリコン膜53を層間絶縁膜59及びシリコン窒化膜56に対して選択的に除去する。

[0090]

次に、図8(e)に示すように、フッ酸等のウェットエッチング処理により、 ダミーゲート酸化膜52を除去する。その後、ゲート絶縁膜60を形成する。こ のゲート絶縁膜60には、第1~第4の実施形態で示した構造及び成膜法による 絶縁膜を用いる。続いて、ゲート絶縁膜60上にゲート電極61となる電極膜を 形成する。

[0091]

次に、図8(f)に示すように、CMP技術を用いて、ゲート絶縁膜60及び ゲート電極61の平坦化処理を、層間絶縁膜59が露出するまで行う。

[0092]

以上の工程により、ゲート絶縁膜60が高誘電体膜、ゲート電極61がメタル 電極で形成され、ソース・ドレイン領域に金属シリサイドを用いたMISトラン ジスタが完成する。

[0093]

以上、本発明の実施形態を説明したが、本発明は上記実施形態に限定されるものではなく、その趣旨を逸脱しない範囲内において種々変形して実施することが

可能である。

[0094]

【発明の効果】

本発明によれば、絶縁膜を粒状絶縁領域と粒間絶縁領域とで構成することにより、粒状絶縁領域に含まれる結晶粒どおしが直接接触することを防止することができる。そのため、結晶粒間の明確な結晶粒界をなくすことができ、絶縁性の劣化を抑制することが可能となる。したがって、この絶縁膜をMISトランジスタのゲート絶縁膜に用いることにより、特性及び信頼性に優れたMISトランジスタを作製することができる。

【図面の簡単な説明】

【図1】

本発明の第1の実施形態における絶縁膜の構造を模式的に示した図。

【図2】

本発明の第2の実施形態における絶縁膜の構造を模式的に示した図。

[図3]

本発明の第3の実施形態における主として絶縁膜の形成方法を示した工程断面 図。

【図4】

本発明の第4の実施形態における主として絶縁膜の形成方法を示した工程断面 図。

【図5】

T i O_2 膜厚を変化させたときの、T i N 膜の酸化温度に対するT i O_2 結晶 粒径を示した図。

【図6】

図5のA、B及びC点におけるTiO $_2$ 膜の膜構造を模式的に示した図。

【図7】

本発明の第5の実施形態に係る半導体装置の製造工程の一部を示した工程断面 図。

【図8】

本発明の第5の実施形態に係る半導体装置の製造工程の一部を示した工程断面 図。

【図9】

従来技術を説明するための工程断面図。

【図10】

従来技術に係る絶縁膜の膜構造を模式的に示した図。

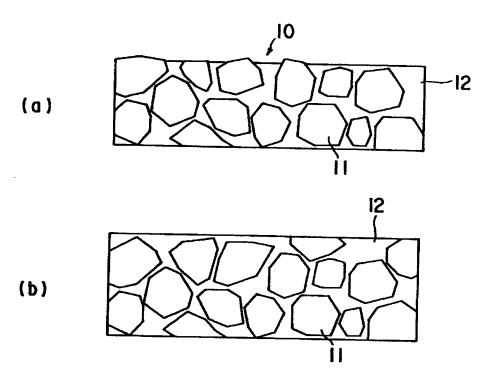
【符号の説明】

- 10、32、42…絶縁膜
- 11、33、43…粒状絶縁領域
- 12、34、44…粒間絶縁領域
- 13…被覆絶縁領域
- 30、40…シリコン基板
- 31、41…金属化合物膜
- 35、45…バリアメタル
- 36、46…ゲート電極膜
- 50…シリコン基板
- 51…素子分離領域
- 52…ダミーゲート酸化膜
- 53…ダミーポリシリコン膜
- 54、56…シリコン窒化膜
- 55、57…ソース・ドレイン拡散層
- 58…金属シリサイド膜
- 59…層間絶縁膜
- 60…ゲート絶縁膜
- 61…ゲート電極

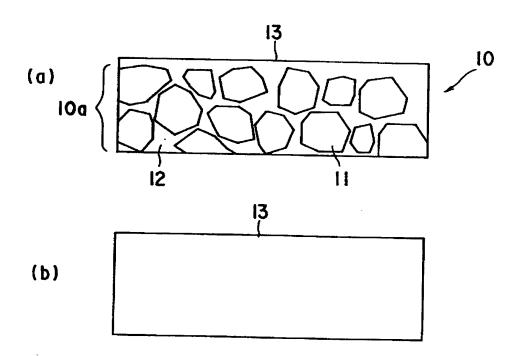
【書類名】

図面

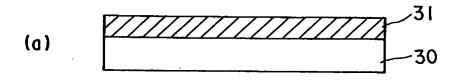
【図1】

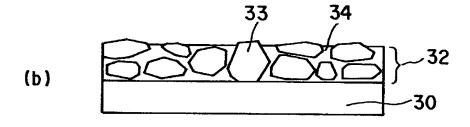


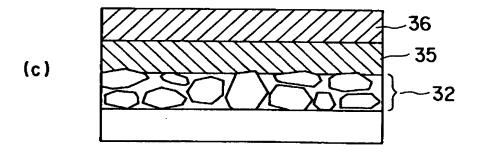
【図2】



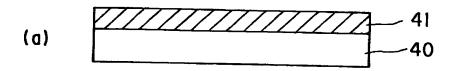
【図3】

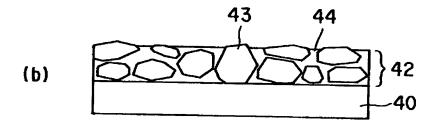


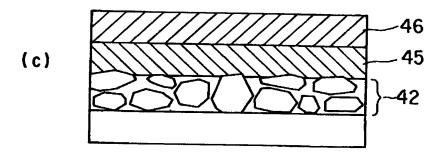




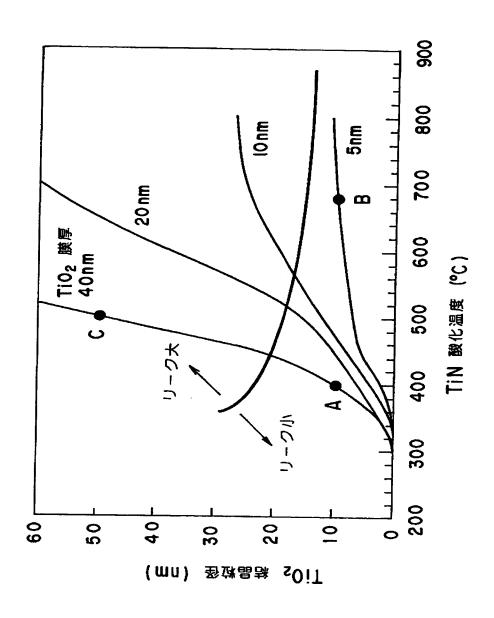
【図4】



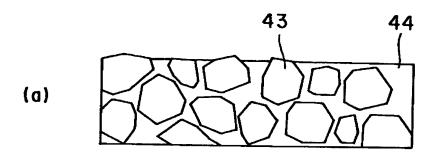


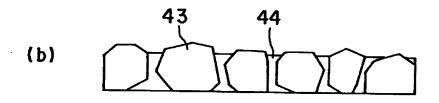


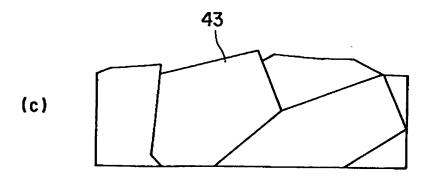
【図5】



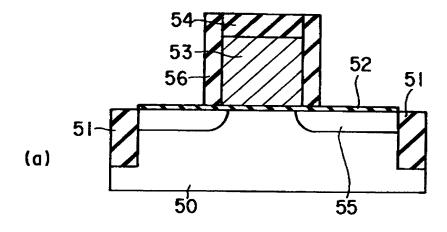
【図6】

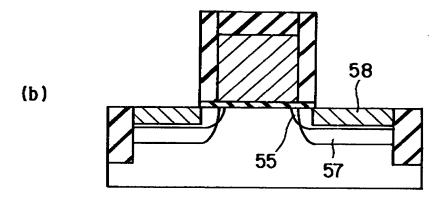


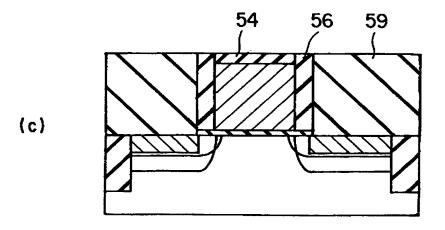




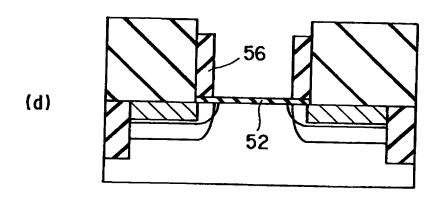
【図7】

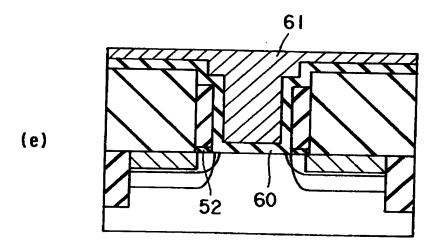


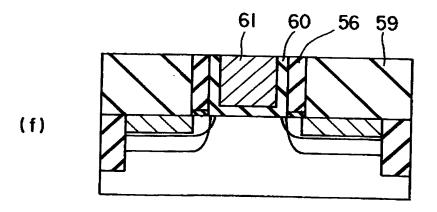




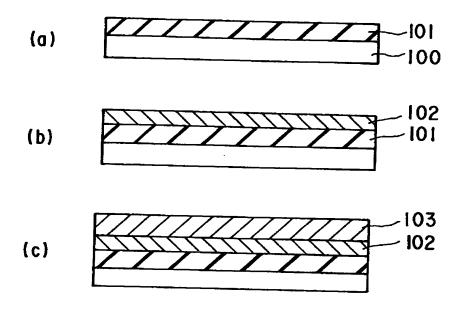
【図8】



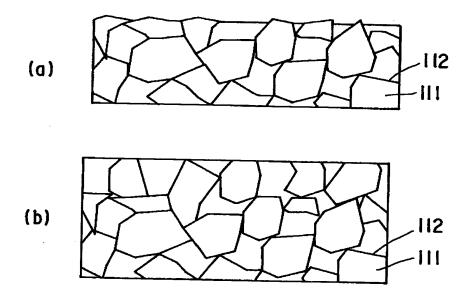




【図9】



【図10】



【書類名】

要約書

【要約】

【課題】 絶縁膜の絶縁性を向上させる。

【解決手段】 半導体基板の主面側に形成された絶縁膜10を有し、絶縁膜10が、金属酸化物からなる複数の粒状絶縁領域11と、隣接する粒状絶縁領域間に形成された非晶質絶縁物からなる粒間絶縁領域12と、から構成されている。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号

[000003078]

1. 変更年月日 1990年 8月22日 [変更理由] 新規登録

住 所 神奈川県川崎市幸区堀川町72番地

氏 名 株式会社東芝